

Silicon Mobility

Projet de stage

FPCU Verification Engineer
(*SM-STC001-2020*)

Présentation du stage

Entreprise	<p>SILICON MOBILITY SAS (<i>immatriculée 815 085 659 000 28 RCS Grasse</i>)</p> <p><u>Siege social</u> : Les Aqueducs – Bât 2 – 535, route des Lucioles – 06560 Valbonne Sophia-Antipolis</p> <p>L'industrie automobile vit une révolution. L'électrification, la conduite autonome, la diversité des formes de mobilité, la connectivité sont des tendances qui impactent drastiquement les règles de l'industrie. Parmi les sujets décisifs révolutionnant les véhicules dans un proche avenir, Silicon Mobility est engagé pour soutenir l'avènement rapide des véhicules électriques et hybrides.</p> <p>Silicon Mobility est un leader technologique pour une mobilité plus propre, plus sûre et plus intelligente. L'entreprise conçoit, développe et commercialise des solutions semi-conducteurs flexibles, temps-réel, sûres et ouvertes utilisées par l'industrie automobile pour augmenter l'efficacité énergétique, réduire les émissions polluantes tout en assurant la sécurité des passagers. La Société recherche un(e) stagiaire pour son centre de Recherche et Développement, situé au sein du parc technologique de Sophia-Antipolis sur la Côte d'Azur.</p> <p>Envoyez votre candidature à : internship2020@silicon-mobility.com</p>
N° de l'offre	SM-STC001-2020
Intitulé du projet	FPCU Top-Level Verification
Période	Environ 6 mois– démarrage entre Janvier et Mars 2020
Durée hebdomadaire	35 heures
Rémunération	1000€/mois + Tickets Restaurant
Niveau de formation	Stage de fin d'études d'ingénieur
Description du projet	<p>Dans le cadre du développement de son offre produit, la société Silicon-Mobility a engagé le développement d'une nouvelle génération de composant de type FPCU. Ce composant à l'architecture innovante est basé sur une architecture multicœur associée à un sous-système temps réel breveté et une structure logique reprogrammable propriétaire.</p> <p>Le stage proposé adresse une activité spécifique dans l'équipe de développement SOC : la vérification « top-level » du composant. Le but étant d'assurer la vérification fonctionnelle de l'assemblage des différents modules du SOC.</p> <p>Les activités suivantes seront menées durant le stage :</p> <ul style="list-style-type: none"> • Analyse du contenu du composant à vérifier. • Participation à l'élaboration du plan de test. • Développement des tests. Essentiellement en langage C auquel s'ajoutent quelques modules en Verilog. • Debug des tests sous Modelsim • Etablissement de la matrice de traçabilité des exigences de test
Profil Recherché	<p>Pour ce stage nous recherchons un(e) étudiant(e) de fin de cycle ingénieur dans le domaine des systèmes embarqués.</p> <p>Une culture générale solide en développement de systèmes embarqué sur puce numériques est souhaitée.</p> <p>De bonnes bases en développement de logiciel embarqué seront appréciées.</p> <p>Une connaissance du langage C est un plus.</p> <p>Une connaissance du langage VHDL ou Verilog est un plus.</p> <p>Les qualités d'autonomie, de rigueur et de capacité à travailler en équipe sont primordiales.</p> <p>Un bon niveau en Anglais est requis.</p>
Compétences mises en œuvre et développées durant ce stage	<ul style="list-style-type: none"> • Analyse des exigences, élaboration d'un plan de test • Développement logiciel embarqué en C. • Développement de module numérique en Verilog. • Utilisation des outils de simulation et debug numérique (Modelsim)

- Utilisation des outils de gestion de configuration (SVN)
- Développement de connaissance sur les systèmes sur puce (SoC)