

# Silicon Mobility

Project d'alternance  
en  
contrat d'apprentissage

SOC Verification Engineer  
*(SM-STA006 / 2019)*

## Présentation du projet

<b>Entreprise</b>	<p><b>SILICON MOBILITY SAS</b> (<i>immatriculée 815 085 659 000 28 RCS Grasse</i>)  <b>Siège social</b> : Les Aqueducs – Bât 2 – 535, route des Lucioles – 06560 Valbonne Sophia-Antipolis</p> <p>L'industrie automobile vit une révolution. L'électrification, la conduite autonome, la diversité des formes de mobilité, la connectivité sont des tendances qui impactent drastiquement les règles de l'industrie. Parmi les sujets décisifs révolutionnant les véhicules dans un proche avenir, Silicon Mobility est engagé pour soutenir l'avènement rapide des véhicules électriques et hybrides.</p> <p>Silicon Mobility est un leader technologique pour une mobilité plus propre, plus sûre et plus intelligente. L'entreprise conçoit, développe et commercialise des solutions semi-conducteurs flexibles, temps-réel, sûres et ouvertes utilisées par l'industrie automobile pour augmenter l'efficacité énergétique, réduire les émissions polluantes tout en assurant la sécurité des passagers.</p> <p>La Société recherche un étudiant en alternance pour son centre de Recherche et Développement, situé au sein du parc technologique de Sophia-Antipolis sur la Côte d'Azur.</p> <p>Envoyez votre candidature à : <a href="mailto:internship2019@silicon-mobility.com">internship2019@silicon-mobility.com</a></p>
<b>N° de l'offre</b>	SM-STA006-2019
<b>Intitulé du projet</b>	SOC Verification Engineer
<b>Période</b>	De 12 à 15 mois à partir de juin/juillet ou septembre.
<b>Durée hebdomadaire</b>	35 heures sur les semaines complètes en entreprise
<b>Niveau de formation</b>	Dernière année d'études du cycle ingénieur
<b>Description du projet</b>	<p>Dans le cadre du développement de son offre produit, la société Silicon-Mobility a engagé le développement d'une nouvelle génération de composant de type FPCU. Il s'agit d'un type de SOC (System On Chip) basé sur une architecture multi-cœur associée un sous-système temps réel breveté basée sur une structure logique reprogrammable propriétaire.</p> <p>Le stage proposé adresse une activité spécifique dans l'équipe de développement SOC : la vérification « top-level » du composant. Le but étant d'assurer la vérification fonctionnelle de l'assemblage des différents modules du SOC.</p> <p>Les activités suivantes seront menées durant le stage :</p> <ul style="list-style-type: none"> <li>• Analyse du contenu du SOC à vérifier.</li> <li>• Participation à l'élaboration du plan de test.</li> <li>• Développement des tests. Essentiellement en langage C auquel s'ajoutent quelques modules en verilog.</li> <li>• Debug des tests sous Modelsim.</li> <li>• Etablissement de la matrice de traçabilité des exigences de test</li> </ul>
<b>Profil Recherché</b>	<p>Pour ce stage nous recherchons un(e) étudiant(e) de fin de cycle ingénieur dans le domaine des systèmes embarqués.</p> <p>Une culture générale solide en développement de systèmes numériques est souhaitée. De bonnes bases en développement de logiciel embarqué seront appréciées.</p> <p>Les qualités d'autonomie, de rigueur et de capacité à travailler efficacement en équipe sont primordiales.</p> <p>Un bon niveau en Anglais est requis.</p>
<b>Compétences mises en œuvre et développées durant ce projet</b>	<ul style="list-style-type: none"> <li>• Analyse des exigences, élaboration d'un plan de test</li> <li>• Développement logiciel embarqué en C.</li> <li>• Développement de module numérique en verilog.</li> <li>• Utilisation des outils de simulation et debug numérique (Modelsim)</li> </ul>

	<ul style="list-style-type: none"><li>• Utilisation des outils de gestion de configuration (SVN)</li><li>• Gestion de projet, planification</li></ul>
Rémunération Avantages	Environ 1300.00 euros brut / Tickets restaurant