

Silicon Mobility

Projet de Stage

Support au suivi de production et de test de
composants semi-conducteurs

(SM_STA001_2019)

Présentation du projet

Entreprise	<p>SILICON MOBILITY SAS (<i>immatriculée 815 085 659 000 28 RCS Grasse</i>) <u>Siege social</u> : Les Aqueducs – Bât 2 – 535, route des Lucioles – 06560 Valbonne Sophia-Antipolis</p> <p>L'industrie automobile vit une révolution. L'électrification, la conduite autonome, la diversité des formes de mobilité, la connectivité sont des tendances qui impactent drastiquement les règles de l'industrie. Parmi les sujets décisifs révolutionnant les véhicules dans un proche avenir, Silicon Mobility est engagé pour soutenir l'avènement rapide des véhicules électriques et hybrides.</p> <p>Silicon Mobility est un leader technologique pour une mobilité plus propre, plus sûre et plus intelligente. L'entreprise conçoit, développe et commercialise des solutions semi-conducteurs flexibles, temps-réel, sûres et ouvertes utilisées par l'industrie automobile pour augmenter l'efficacité énergétique, réduire les émissions polluantes tout en assurant la sécurité des passagers.</p> <p>La Société recherche un stagiaire en alternance pour son centre de Recherche et Développement, situé au sein du parc technologique de Sophia-Antipolis sur la Côte d'Azur. Envoyez votre candidature à : internship2019@silicon-mobility.com</p>
N° de l'offre	SM_STA001_2019
Intitulé du projet	Support de suivi de production et de test de composants semi-conducteurs.
Période	Environ 6 mois – démarrage au plus tôt à partir de Janvier 2019
Durée hebdomadaire	35 heures
Niveau de formation	Dernière année d'études du cycle ingénieur
Description du projet	<p>Le projet concerne la mise en place et le suivi de la production et du test des composants microélectronique de Silicon Mobility.</p> <p>L'équipe opération de Silicon Mobility souhaite renforcer son équipe et améliorer les outils et les méthodes utilisées dans le cadre du suivi de la production et du test de ses composants. Après une période d'apprentissage des procédures actuelles, les principales missions attendues sont les suivantes :</p> <ul style="list-style-type: none"> • Suivi de la mise en place et du debug des vecteurs de test avec notre sous-traitant « Test House » en collaboration avec les équipes de R&D de Silicon Mobility. (JTAG, modules analogiques, SCAN, memory BIST...) • Participation à la spécification et aux revues des équipements et moyens de test (load board, probe card, ...) • Analyses statistiques des données de test fournies par notre « Test House » • Automatisation du reporting, développement de scripts d'extractions et d'analyses automatiques des résultats de test.
Compétences mises en œuvre et développées durant ce projet	<ul style="list-style-type: none"> • Culture générale en développement et mise en œuvre de system-on-chips • Solides notions en microélectronique numérique et analogique. • Connaissances du JTAG et de son utilisation, • Notions de Design For Test, • Notions analyses statistiques (SPC) • Développement de script simple en Python, manipulation HTML, MySQL. • Anglais écrit et parlé • Notions de planification et suivi de projet